A7SK\_12GSDI\_FMC\_user\_manual

* 執行12G/3G 的demo code : \quartus\demo\_batch\test.bat



執行後 出現如下畫面 不要理會



* 用quartus 的systemconsole 執行tcl:

\A7SK\_12GSDI\_FMC\hwtest\tpg\_ctrl.tcl 將出現如下畫面,

可控制**TX out**的pattern gen:



切換上面的選項 , 12G-SDI-FMC 的TX\_OUT都會輸出一樣的 pattern 解析度

12G-SDI ( J1 /J11) 輸出 12G-SDI 以下:



只是3G-SDI ( J10/J13) 的輸出只到3G-SDI 以下:



可將12G-SDI FMC的TX out接到 SDI to HDMI 用monitor 看到color par如下



RX測試:

可用12G-SDI cable連接 12G-SDI J1 (OUT) ->J8(IN) J11(OUT)-> J5(IN) ,3G-SDI J10(IN/OUT)->J13(IN/OUT)

之後以LED[1:0]顯示 RX lock的情形 ,

先將SW[0]=0

當SW[1]=1 (12G RX顯示) : LED[1] 表 12GRX1 locked( "亮" lock)

LED[0] 表 12GRX0 locked( "亮" lock)

當SW[1]=0 (3G RX顯示) : 切SW[0]=1: LED[1] 表 3G RX1 locked( "亮" lock)

切SW[0]=0: LED[0] 表 3G RX0 locked( "亮" lock)

( SW[0]控制: 3G DULEX\_change /1: CH0 TX - CH1 RX , 0: CH0 RX - CH1 TX)